





PN - JP5327428 A 19931210

PA - ROHM CO LTD

TI - VOLTAGE CONTROLLED OSCILLATOR

AB - PURPOSE: To set a temperature characteristic to a desired value by applying a threshold voltage to a comparator circuit from an emitter follower circuit.

constitution: The voltage controlled oscillator is provided with an upperstream measurement current source 10, a lowerstream measurement current source 12, a capacitor 14, a switch 16 and a comparator 18 implementing switch control of the switch 16 to charge/discharge the capacitor 14 for the oscillation. The switch 16 is thrown to the position of a contact (a) or (b) depending on the relation of the quantity of a terminal voltage across the capacitor 14 and comparison threshold voltages VA, VB given to the comparator 18 and the oscillator is oscillated. The threshold voltages VA, VB deciding the oscillating frequency are given to the emitter follower circuit comprising TRs 20, 22, and the temperature characteristic of a VF (base-emitter voltage) of the TRs 20, 22 is changed by the current to adjust the temperature characteristic of the VCO.

#### (19) 口本国特許庁(JP)

## (12) 公開特許公報(A)

(11)特許出顧公開番号

## 特開平5-327428

(43)公開日 平成5年(1993)12月10日

(51) Int.Cl. <sup>5</sup> H 0 3 K	4/06	識別記号 G	庁内整理番号 8124-5 J	FI		技術表示箇所
H03L	7/099					
	~		9182-5 J	H03L	7/08	F

## 審査請求 未請求 請求項の数1(全 4 頁)

	<u> </u>			
(21)出願番号	特願平4-134655	(71)出願人	000116024 ローム株式会社	
(22)出魔日	平成4年(1992)5月27日		京都府京都市右京区西院灣崎町21番地	
		(72)発明者		
•	ا د		京都府京都市右京区西院溝崎町21番地	
			ーム株式会社内	
	·	(72)発明者	河村 泰則	1.
			京都府京都市右京区西院滯崎町21番地 一厶株式会社内	
	·	(74)代理人	弁理上 吉田 研二 (外2名)	
•	. •			
	·			

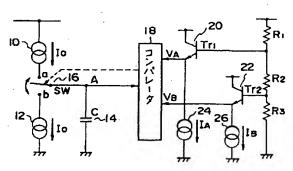
#### (54) 【発明の名称】 電圧制御発振器

## (57) 【要約】

【目的】 電圧制御発振器 (VCO) において、温度特性を所望の値に設定可能とする。

【構成】 上流側定電流源 10、下流側定電流源 12、コンデンサ 14、スイッチ 16、このスイッチ 16の開閉制御を行ってコンデンサ 14を充放電させ発振させるコンパレータ 18が設けられる。コンパレータ 18 に与えられる比較用のしきい値電圧  $V_A$ 、 $V_B$  とコンデンサ 14 の端子電圧の大小関係によりスイッチ 16 が a 接点あるいは b 接点のいずれかに切り替わり発振する。発振 周波数を決定するしきい値電圧  $V_A$ 、 $V_B$  はトランジスタ 20, 22 の 27 の以下(ペース・エミッタ間電圧)の温度特性を電流量により変化させて V C O の温度特性を調整する。

## 



【符計請求の與田】

【請求項1】 入力電圧と所定のしきい値電圧とを比較 する比較回路を備え電圧に応じた周波数で発振する電圧 制御発振器において、前記しきい値電圧をエミッタフォ ロア回路により前記比較回路に供給することを特徴とす る電圧制御発振器。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は電圧制御発振器、特にそ の温度特性の微調整可能な電圧制御発振器に関する。 [0002]

【従来の技術】従来より、発振周波数が印加電圧によっ て変化する電圧制御発振器(以下、VCOという)が種 々の分野に用いられている。例えば、ビデオテープレコ ーダの色信号処理回路においては、記録時に色信号を 3. 58MHzから680kHzに変換し、また再生時 にはその逆変換を行うための周波数変換回路が必要とな り、この周波数変換にVCOが用いられている。

【0003】図3ないし図1にはこのようなVC〇の概 略回路構成が示されている。VCOは図3に示されるよ 20 うに上流側定電流源10、下流側定電流源12、これら 定電流源10、12により充放電するコンデンサ14、 上流側定電流源10あるいは下流側定電流源12のいず れかをコンデンサ14に接続するスイッチ16、このス イッチの開閉制御を行うコンパレータ18及びこのコン パレータ18にしきい値電圧Vx、Vxを印加する直列 抵抗群 R 1、 R 2、 R 3 を含んで構成される。 コンパレ ータ18は図4に示されるように差動増幅器18a.1 8 b 及びフリップフロップ18 c から構成されており、 差動増幅器18 aの非反転入力端子及び差動増幅器18 30 bの反転入力端子にコンデンサ14の端子電圧が印加さ れる。また、差動増幅器18aの反転入力端了及び差動 増幅器18bの非反転人力端子にはそれぞれ抵抗群尺1 ~R3から与えられるしきい値電圧V』、V』が印加さ れる。そして、差動増幅器18aの出力はフリップフロ ップ18cのセット端子Sに接続され、差動増幅器18 bの出力端子はフリップフロップ18cのリセット端子 Rに接続される。したがって、コンデンサ14の端子電 圧(図3における図中Aの電位)がV。より大となった 場合にはフリップフロップ18cのセット端子にHiが 40 トランジスタに流れる電流やサイズを適宜調整すること 入力され、一方コンデンサ14の端子電圧がしきい値電 圧V』より小の場合にはフリップフロップ18cのリセ ット端子RにL。が入力される。したがって、フリップ フロップ18cのQ出力端子からはコンデンサ14の端 子電圧がしきい値電圧 V. 及び V. に対応して 2 値信号 が出力されることとなり、この2値信号を用いてスイッ チI6の接点をaあるいはbのいずれかに切り替え制御 する。スイッチ16がa接点に切り替えられた場合に は、上流側定電流源10の定電流Ⅰ。によりコンデンサ

た場合にはト流側定包流線12によりコンテンサ14は 定電流 [。で放電する。したがって、スイッチ16の切 り替えを繰り返すことによりコンデンサ14の端子電圧 は所定の周波数で振動し、発振することになる。

【0004】発振周波数をfo, コンデンサ14の容量 をC、発振電圧をV(V<sub>k</sub>-V<sub>k</sub>)とした場合、

 $f_0 = I_0 / 2 CV$ の関係が成り立つ。

[0005]

【発明が解決しようとする課題】ここで、VCOには仕 様に応じて所定の温度特性を有することが要求され、特 にVTRの色信号処理回路においては高精度の温度特性 制御が要求される。しかしながら、上記构成において温 度特性を調盛する場合にはI。、C、Vの温度特性を調 整することになるが、 I 。 の温度特性を変化させること は難しく、V、Cもプロセスのばらつきなどを考慮する と所定の温度特性に調盛することは極めて困難である問 題があった。

【0006】本発明は上記従来技術が有する課題に鑑み なされたものであり、その目的は発振周波数の温度特性 を所望の値に適宜微調整することが可能なVCOを提供 することにある。

[0007]

【課題を解決するための手段】上記目的を達成するため に、本発明に係るVCOはしきい値電圧をエミッタフォ ロア回路により比較回路(コンパレータ)に印加するこ とを特徴とする。

[0008]

- 【作用】前述したように、従来技術においてはコンパレ ータに入力される比較電圧を抵抗群によって与えている ため、比較電圧の温度特性を調整することは困難であ る。そこで、本実施例においてはこの比較電圧の温度特 性を微調整可能としてVCOの発振周波数の温度特性を 調整すべく、エミッタフォロア回路により比較電圧をコ ンパレータに与えるものである。

【0009】周知のごとく、エミッタフォロア回路にお けるトランジスタのVf(ペース・エミッタ間電圧)の 温度特性は流れる電流及びトランジスタのサイズによっ て種々変化する。したがって、エミッタフォロア回路の により発振周波数の温度特性を所望の値に設定すること が可能となる。

[0010]

【実施例】以下、図面を用いながら本発明に係る電圧制 御発振器の一実施例を説明する。 図1には本実施例にお けるVCOの回路構成が示されている。図3に示された 従来のVCOと同様に、上流側定電流源10、下流側定 電流源12、コンデンサ14、スイッチ16及びこのス イッチの開閉制御を行ってコンデンサ14を充放電させ 14は充電され、スイッチ16がb接点に切り替えられ 50 るコンパレータ18が設けられる。従来のVCOにおい

てはこのコンパレータに入力される比較用のしきい値電 圧V<sub>k</sub>、V<sub>k</sub> は直列接続された抵抗群R1、R2、R3 により与えられていたが、本実施例においてはこのしき い値電圧Va、Vaがエミッタフォロア回路により与え られる点に特徴がある。

【0011】本実施例におけるエミッタフォロア回路は 2個のトランジスタ20、22及び定電流源24、26 を含んで構成される。トランジスタ20及びトランジス タ22のコレクタ端子には電源電圧が印加され、またト 流源24、26が接続される。また、トランジスタ2 0、22のベース端子には前述した直列抵抗群R1、R 2、R3が接続される。そして、トランジスタ20のエ ミッタ電圧がしきい値電圧V』としてコンパレータ18 に与えられ、トランジスタ22のエミッタ電圧がしきい 値電圧V』としてコンパレータ18に与えられる。

 $\Delta V_{P} = 0.0261n (I_{A}/2/I_{A}) = -18mV$ 

となり、したがって室温においては温度変化率αの変化

-18 mV / 300 = -0.06 mV / Cとなる。一方、トランジスタ20に流れる電流が21人 になった場合には、

 $\Delta V_F = 0.0.261 n (2 I_A / I_A) = 1.8 mV$ となり、したがって温度変化率αの変化は

 $18 \,\mathrm{mV} / 300 = 0.06 \,\mathrm{mV} / \mathrm{C}$ 

となる。このようにトランジスタ20、22に流れる電 流、すなわち定電流源24、26に流れる電流を調整す ることによりトランジスタ20、22のV。の温度特 性、すなわちコンパレータ18に与えられるしきい値電 圧V<sub>A</sub>、V<sub>B</sub>の温度特性をプラス、マイナスいずれの方 30 向にも容易に調整することができることが理解される。

【0015】図2には木発明の他の実施例におけるVC 〇の回路構成が示されている。本実施例が前述した実施 例と異なる点は、エミッタフォロア回路のトランジスタ 20、22のペース端子に直流電源により所定のパイア ス電圧BIASが与えられている点及びコンデンサ14 を充放電させるためのトランジスタ28、30及び定電 流源11を設けた点である。 コンパレータ18がスイッ チ16をり接点側に切り替えるとトランジスタ28のペ ース端子には直流電源から所定のパイアス電圧BIAS 40 が印加されてオンとなり、定電流源10からの定電流Ⅰ 0によりコンデンサ14が充電される。そして、コンデ ンサ14の端子電圧としきい値電圧Vx、Vx とを比較 し、コンパレータ18がスイッチ16をa接点側に切り

\*【0012】このような構成においてコンパレータ18 がコンデンサ14の端子電圧(図中A点)としきい値電 圧V<sub>A</sub>、V<sub>B</sub>とを比較してスイッチ16の接点を切り替 え、コンデンサ14を充放電させて発振させるが、その 温度特性はコンパレータ18に与えられるしきい値電圧 V<sub>A</sub>、V<sub>B</sub>の温度特性、すなわちトランジスタ20、2 2の温度特性を変化させることにより容易に変化させる ことができる。

【0013】すなわち、流れる電流が1、の時のトラン、 ランジスタ20、22のエミッタ端子にはそれぞれ定電 10 ジスタ20のV<sub>F</sub> の温度特性をβmV /℃とすると、 流れる電流がx(µA)の時のトランジスタ20のV。 の温度特性は $\alpha = \beta + \Delta V_F / T$ 、ただし $\Delta V_F = 0$ . 026 ln (x/Ix) となる。

> 【0014】したがって、定電流源24、26に流れる 電流 I 、、 I 。 が同一であり、トランジスタ20に流れ る電流が [x. /2となった場合には、

替えると、トランジスタ28がオフとなり、トランジス タ30がオンとなる。すると、コンデンサ14に蓄積さ れた電荷はトランジスタ30を介して放電され、コンデ ンサ14の端子電圧は発振することになる。

【0016】なお、前述した実施例においてはエミッタ フォロア回路のトランジスタをnpnトランジスタで構 成したが、もちろんpnpトランジスタで構成してもよ く、またトランジスタに流れる電流を変化させるのでは なく、トランジスタ20、22のエミッタサイズを変化 させることにより温度特性を調整することも可能である ことはいうまでもない。

[0017]

【発明の効果】以上説明したように、本発明に係るVC 〇によれば、温度特性を容易に微調整でき、所望の温度 特性を設定することができる効果がある。

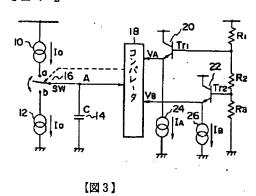
【図面の簡単な説明】

- 【凶1】本発明の一実施例のVCOの回路図である。
- 【図2】本発明の他の実施例のVCOの回路図である。
- 【図3】従来のVC〇の回路図である。
- 【図4】 VCOのコンパレータの回路図である。

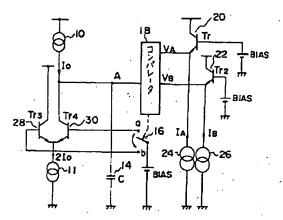
【符号の説明】

- 10、12、24、26 定電流源
- 14 コンデンサ
  - 16 スイッチ
  - 18 コンパレータ
  - 20、22 トランジスタ

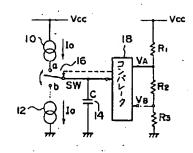




[22]



# ( B 3 )



# - 【図4】

